

Sylabus przedmiotu

Przedmiot:	Architektury systemów komputerowych
Kierunek:	Informatyka, I stopień [6 sem], stacjonarny, ogólnoakademicki, rozpoczęty w: 2012
Rok/Semestr:	II/3
Liczba godzin:	30,0
Nauczyciel:	Kotliński Jerzy, dr
Forma zajęć:	laboratorium
Rodzaj zaliczenia:	zaliczenie na ocenę
Poziom trudności:	podstawowy
Wstępne wymagania:	podstawowe wiadomości z fizyki i matematyki ze szkoły średniej
Metody dydaktyczne:	<ul style="list-style-type: none">• ćwiczenia laboratoryjne• konsultacje
Zakres tematów:	<ul style="list-style-type: none">• elementy elektroniki i elektroniki cyfrowej i oraz ich działanie• budowa i działanie mikroprocesora• budowa i działanie elementów komputera• programowanie struktur cyfrowych (Xilinx)• programowanie struktury komputera (KiCad)
Forma oceniania:	<ul style="list-style-type: none">• ćwiczenia praktyczne/laboratoryjne• końcowe zaliczenie pisemne• końcowe zaliczenie ustne• obecność na zajęciach• ocena ciągła (bieżące przygotowanie do zajęć i aktywność)
Literatura:	<ol style="list-style-type: none">1. Paul Horowitz, Winfield Hill: 'Sztuka elektroniki'; Wydawnictwa Komunikacji i Łączności, Warszawa 1992, ISBN 83-206-1019-2;2. Krzysztof Sacha, Andrzej Rydzewski: "Mikroprocesor w pytaniach i odpowiedziach"; Wydawnictwa Naukowo-Techniczne, Warszawa 1985, ISBN 83-204-0684-6;3. Andrzej Rydzewski, Krzysztof Sacha: "Mikrokomputer - elementy, budowa, działanie"; Wydawnictwa Sigma, Warszawa 1986, ISBN 83-85001-17-4;4. instrukcje obsługi bieżąco używanego oprogramowania