

Sylabus przedmiotu

Przedmiot:	Architektura komputerów i sieci komputerowe
Kierunek:	Matematyka (specjalności nauczycielskie), I stopień [6 sem], stacjonarny, ogólnoakademicki, rozpoczęty w: 2012
Rok/Semestr:	III/6
Liczba godzin:	15,0
Nauczyciel:	Szczepanik Mariusz, dr
Forma zajęć:	laboratorium
Rodzaj zaliczenia:	zaliczenie na ocenę
Poziom trudności:	nie dotyczy
Metody dydaktyczne:	<ul style="list-style-type: none">• ćwiczenia laboratoryjne
Zakres tematów:	<ol style="list-style-type: none">1. Przegląd i historia architektury komputerów, podstawowe elementy.2. Elementy składowe układów mikroprocesorowych: rejestry, jednostka arytmetyczno-logiczna, układy mikroprogramowane, magistrala mikroprocesora, pamięci półprzewodnikowe.3. Przerwania, obsługa przerwań, mechanizm DMA.4. Budowa i zasady działania mikroprocesorów, porównanie architektur procesorów RISC i CISC, organizacja jednostek przetwarzających, sterowanie, cykle rozkazowe w procesorze, organizacja hierarchii pamięci, pamięć operacyjna, pamięć podręczna, pamięć wirtualna, zarządzanie i adresowanie pamięci.5. Wprowadzenie do sieci komputerowych.6. Architektura protokołów sieciowych: model odniesienia OSI i TCP/IP. Charakterystyka protokołów modelu TCP/IP.7. Lokalna sieć komputerowa: topologia, media transmisyjne, urządzenia sieciowe, protokoły.8. Struktury sieci komputerowych, komunikacja w sieciach komputerowych, bezpieczeństwo sieci komputerowych, www jako przykład komunikacji klient-serwer.
Forma oceniania:	<ul style="list-style-type: none">• obecność na zajęciach• ocena ciągła (bieżące przygotowanie do zajęć i aktywność)• śródsesemestralne pisemne testy kontrolne
Literatura:	<ol style="list-style-type: none">1. A. Patterson, J. Hennessy, Computer Organization and design, Elsevier 2005.2. P. Metzger, Anatomia PC. Kompendium, Helion 2005.3. S. Mueller, Rozbudowa i naprawa komputera. Kompendium, Helion 2003.4. A. Tanenbaum, Sieci komputerowe, Helion 2004.
Dodatkowe informacje:	Dodatkowe informacje znajdują się na stronie Instytutu Matematyki